**许铝才**

男 汉族 1988年10月生 联系电话: 137-6430-7884 E-mail: [xulvcai2008@gmail.com](mailto:xulvcai2008@gmail.com)

通信地址：上海市栖山路1555弄19号302室 (201203)

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **教育背景** | | | | |
| 2010年9月  至今 | | **复旦大学 计算机软件与理论专业 硕士研究生**   * GPA：3.58/4 | 获得研究生二等奖学金2次 | | |
| 2006年9月  至  2010年7月 | | **复旦大学 软件工程专业(爱尔兰班) 学士学位**   * GPA：3.58/4 | 获得一等人民奖学金1次、二等奖学金3次 * 复旦大学优秀毕业生 | 直升本校硕士研究生 | | |
| **工作及实习项目经历** | | | | |
| **2013年7月至今** | | | **美银宝(Paypal)信息服务（上海）有限公司 | 风险管理部门** | |
| 主要参与项目: | | | | |
| **1)** | **Global Document Verification Gateway**   * 基于Raptor框架、遵循JAX-RS 2.0规范的RESTful网络服务，对用户身份文件信息进行真实性验证; * 担任项目的Scrum Master，负责协助PO制订项目计划，追踪项目进度; * 本人负责RESTful接口的制订以及原型系统的搭建，参与系统日志的设计及功能和性能的监控。 | | | |
| **2)** | **Risk Detection on Merchant Onboarding**   * 基于Helix框架的风险检测系统，对Paypal商家的onboard申请进行风险评估; * 参与遗留系统的重构，撰写及验证风险检测规则(rules)。 | | | |
| **3)** | **Global Risk Case Management System Migration**   * 将GRCM系统从C++技术栈顺利迁移到Java技术栈， * 负责 | | | |
| **2012年6月至2012年12月** | | | **英特尔(Intel)亚太研发有限公司（上海）| SSG部门 (实习)** | |
| 主要参与项目: | | | | |
| **1)** | **ART(Affordable Random Tester):一个高效的随机指令生成框架**   * 该框架 * 负责开发用于测试及验证Houdini的随机指令生成工具。 | | | |
| **科研项目经历** | | | | |
| **2008年9月至2013年6月** | | | **复旦大学并行处理研究所 | 系统编译组** | |
| 主要参与项目: | | | | |
| **1)** | **SysTracker:一种采用系统调用监测安卓应用资源使用的方法**   * 建立； | | | |
| **2)** | **以对象为中心的Java并行程序的确定性重放系统**   * 基于开源项目Harmony的以对象为中心的记录与重现系统，实现以较低的开销来记录Java并行程序的运行，同时精确地重现程序的上一次运行，辅助Java并行程序的开发和调试； * 该课题论文“ORDER: Object centRic DEterministic Replay for Java”发表在2011年的USENIX ATC会议上； * 负责调研及分析Java开源项目存在的并行错误的类型及特征，调研垃圾回收模块的行为对传统确定性重现机制的影响，负责系统主要核心代码的开发，包括程序行为记录、离线分析、日志删减以及确定性重现模块，负责系统优化及测试以及参与论文的写作。 | | | |
| **3)** | **动静态结合的Java程序编译优化框架 （惠普合作项目)**   * 建立动静态运行框架，使Java程序可同时进行动、静态优化，从而提高性能； * 以Open64静态编译器和Harmony动态虚拟机为基础，设计并开发从静态中间表示到动态中间表示的转化器，实现动静态结合的Java程序编译过程，同时独立设计并实现适用于动静态结合编译运行环境的Java异常处理机制。 | | | |
| **4)** | **Opencj:一个基于Open64的Java静态编译器**   * 基于Open64编译器开发的一款Java静态编译器原型系统，前端是从GCJ编译器移植过来，后端采用了Open64出色的优化技术，特别是过程间优化技术； * 参与Java过程间优化的实现，包括虚函数调用恢复、冗余数组边界检测消除和冗余同步删除。 | | | |
| **计算机能力** | | | | |
| * 精通Java编程语言，熟练掌握C、C++语言及perl、shell、python等脚本语言，同时熟练进行调试和测试工作； * 长期从事开发和编译相关的工作，熟悉GCC等编译工具以及各类Java编译工具； * 熟悉Linux平台程序开发及各种开发工具的使用。 | | | | |
| **学生工作** | | | | |
| * 复旦大学张江党建核心组外联部部长 | | | | * 复旦大学2006级软件工程党支部副书记 |
| * 软件学院08暑期支教队队长 | | | | * 复旦大学爱尔兰踢踏舞队成员 |
| **其他** | | | | |
| * 勤奋耐心，协调和抗压能力强，有很好的团队协作意识,同时有很强的独立工作能力； * 热爱生活，热爱踢踏舞，喜欢旅游以及乒乓球和羽毛球等各项体育运动。 | | | | |

**Xu Lvcai**

Tel: 137-6430-7884 E-mail: [xulvcai2008@gmail.com](mailto:xulvcai2008@gmail.com)

Room 302, No. 19, Lane 1555, Qishan Road, Shanghai, China (201203)

|  |  |
| --- | --- |
| **EDUCATION** | |
| Spet. 2010 -  Now | **Fudan University | Computer Theory and Software | Master degree (expected)**   * GPA：3.58/4 | Graduate Second-Class Scholarship twice |
| Spet. 2006 -  Jul. 2010 | **Fudan University | Software Engineering | Bachelor degree**   * GPA：3.58/4 | First-Class People’s Scholarship once & Second-Class Scholarship 3 times * Outstanding Graduate of Fudan University | Recommended for Master Program without tests |
| **INTERNSHIP & RESEARCH EXPERIENCE** | |
| Jun. 2012 –  Now | **Intel Asia-pacific Research and Development Ltd.(Shanghai) | SSG /BiTS Team**   * Participate in the design and development of validation and testing tools * Develop an efficient directed random instruction test tool for Houdini validation |
| Sep. 2008 -  Now | **Fudan Parallel Processing Institution | System & Compiler Group | Team Leader**   * Major in bug detection, deterministic replay and optimization of Java concurrency program * Published a paper “ORDER: Object centRic DEterministic Replay for Java” at USENIX ATC 2011, and finished a notional patents “The exception optimization framework for Java which combined static and dynamic technique”. |
| **PROJECT EXPERIENCE** | |
| May 2010 -  Oct. 2011 | **Object Centric Deterministic Replay for Java Concurrency Program**   * Based on open source project Harmony, this deterministic replay system can record the previous run of Java program in a small overhead, and then faithfully reproduce the trace of last run * The related paper “ORDER: Object centRic DEterministic Replay for Java” has been published in USENIX ATC 2011 * I survey the type and characteristics of real-world bugs in JRuby project and determine the impacts of GC module for traditional deterministic replay mechanism, complete the core parts of the system, including recording the program running, offline analysis, log reduction and deterministic replay modules, finish the optimization, testing and evaluation of the system |
| Dec. 2009 -  Apr. 2010 | **Dynamic-Static-Mixed Compilation and Optimization Framework for Java**   * This dynamic-static-mixed optimization framework combines both dynamic and static techniques to optimize Java programs, which can guarantee the portability of Java application as well as reduce the runtime overhead * I independently design and implement the exception handling mechanism for this framework |
| Oct. 2009 -  Dec. 2009 | **soSHL: A Music Sharing Platform for Local Network in School**   * I lead a team of six members to set up the project, finish the requirement analysis, system design and technical solutions schedule and track on the project progress, and deliver the first version of soSHL on time |
| **PROFESSIONAL SKILLS** | |
| * Proficient in C, C++, Java program languages, perl, shell and python script languages * Familiar with Linux platform programming and compiler/Java virtual machine development * Rich experience in compiler evaluating and testing, familiar with testing software such as SpecJVM, SpecJBB | |
| **ENGLISH SKILLS** | |
| * CET-4 and CET-6 passed, fluent English communication skills (both written and verbal) | |
| **PERSONALITIES & INTERESTS** | |
| * Hardworking and tough, fascinating of computer technology/software development and good team work spirit * Love tap dance, travelling and sports, especially table tennis and badminton | |